**UDC 621.313.333**

**DOI: 10.37128/2520-6168-2024-3-10**

**OPTIMIZATION OF A DIGITAL CURRENT CONTROL SYSTEM FOR AN ELECTRIC DRIVE WITH A THYRISTOR CONVERTER**

**Oleksandr VOZNIAK**, Candidate of Technical Sciences, Associate Professor

**Serhii TIKHONENKO**, Recipient of the Third Educational and Scientific Level

**Artem KOSAKOVSKYI**, Recipient of the Third Educational and Scientific Level

Vinnytsia National Agrarian University

**Volodymyr TYKHONOV,** Candidate of Technical Sciences, Associate Professor

Vinnytsia National Technical University

**ВОЗНЯК Олександр Миколайович,** к.т.н., доцент

**ТИХОНЕНКО Сергій Володимирович,** здобувач третього освітньо-наукового рівня

**КОСАКОВСЬКИЙ Артем Юрійович,** здобувач третього освітньо-наукового рівня

Вінницький національний аграрний університет

**ТИХОНОВ Володимир Костянтинович,** к.т.н., доцент

Вінницький національний технічний університет

*The article is dedicated to optimizing the digital current control loop of a thyristor converter-driven electric drive, essential for ensuring stable, precise, and reliable operation of electric drives in automated and industrial systems. The primary goal of this research is to develop and enhance the digital current regulator (DCR), which enables the drive system to achieve desired performance, including rapid and stable response to current changes without excessive overshoot or oscillations. Optimization of the current loop improves energy efficiency, enhances dynamic properties, and increases resistance to external disturbances, all of which are critical for modern electric drive systems.*

*The introduction discusses key aspects of digital current loop optimization, specifically dynamic characteristics such as time delays, sampling rate, and bandwidth, which significantly impact the efficiency of digital controllers. Special attention is given to the tuning of proportional-integral (PI) controller parameters, allowing quick and stable response to current changes. The developed model allows preliminary simulation of the current loop’s performance, providing an opportunity to test different configurations before actual implementation.*

*To improve the accuracy and stability of the system, filtering methods are proposed to reduce the impact of high-frequency noise, ensuring the system’s precision and robustness against external interference. Optimization criteria are introduced, including minimizing the integral square error (ISE) and reducing energy consumption, which significantly decreases system losses and increases the energy efficiency of electric drives.*

*In developing the optimized control loop, the following assumptions are considered: 1) the thyristor converter (TC) operates in continuous current mode, 2) the current loop dynamics are studied within a narrow range of TC phase angle changes, and 3) a discrete dynamic TC model is used with averaging of electromotive force (EMF) over the conduction interval. Optimizing the digital current loop addresses several critical tasks, including enhancing control accuracy, reducing overshoot and oscillations, and improving the system’s dynamic response, allowing for reduced delays and a faster reaction to load changes.*

*The optimization results of the digital current regulator (DCR) show reduced energy consumption and significant improvements in control accuracy. The high-speed performance of the digital current loop enables fast transient processes within a single sampling interval of the thyristor converter, which is crucial for systems requiring rapid regulation. Additionally, the digital control loop provides flexibility in control, as it allows for system adjustments to different operating conditions through a software-based approach.*

*The study’s final results demonstrate the potential of digital current loops in modern electric drives. With advances in microprocessor technology, digital regulators enable more complex control algorithms, including adaptive and predictive strategies, which further enhance system efficiency. These approaches are especially relevant for industrial electric drives that require high precision and response speed, making digital current loops a promising solution for contemporary automated control systems.*

***Key words:*** *digital current regulator, electric drive, thyristor converter, optimization, dynamic characteristics, energy efficiency, noise protection.*

***Eq. 20. Fig. 4. Ref. 8.***

**1. Problem formulation**

Optimizing the digital current loop of an electric drive is essential to ensure stable operation and high system accuracy. It involves improving the control structure, algorithms, and parameters of the current loop to achieve the desired drive performance. First, dynamic characteristics such as time delays, sampling rate, and bandwidth are analyzed, which affect the performance of the digital loops. Then, the PI controller parameters are tuned to respond quickly and stably to current changes without oscillation or overshoot [1].

Modeling and simulation help to pre-evaluate the current loop performance and test different configurations before implementing them in a real system. To improve accuracy and stability, filtering techniques are often used to reduce the impact of high-frequency noise on current measurements. In addition, optimization criteria such as minimizing the integrated squared error criterion or reducing power consumption are applied, which reduces system losses. The optimization of the digital current loop improves energy efficiency, noise immunity, and drive stability, which is especially important for modern automation systems and industrial equipment [2].

**2. Analysis of recent research and publications**

Thyristor converter in dynamic modes. In dynamic modes, a thyristor converter is a complex nonlinear pulse system that operates with a variable sampling interval [3-4].

 $Т=\frac{(Т\_{П}+(α\_{2}-α\_{1}))}{2πf\_{c}},$ (1)

where *TП* – the conductivity interval in the steady-state mode, s; $α\_{1},α\_{2} $ – are the opening angles of the thyristors, respectively, at the given and the nextconductivity intervals, rad; *fc* – frequency of the power supply network, Hz.

At the same time:

 $T\_{П}=\frac{1}{mf\_{c}},$ (2)

where *m* – the number of TP pulsations equal to the number of phases in zero-phase circuits and double the number of phases in bridge circuits.

When $α$ increases, the value of *T* increases, and when $α$ decreases, it decreases. However, when replacing the real rectified EMF of the converter ed (t) with the values *ed сер* averaged over the intervals *TП*, it is possible to supply the TP with a linear pulse link with a variable *e0* with a constant sampling period *T = TП*. The pulse *eП [nTП* ] formulated in this way introduces some inaccuracy $Δе\_{dсeр}, $into the dynamics, which is smaller, the smaller the range of change in the opening angle $ α$ . In the steady-state mode $Δе\_{dav}=0.$ Taking rectangular pulses $Δе\_{dav}=е\_{П}[nT\_{П}]$ with a constant sampling interval *TП* as the output EMF, it is possible to represent the TP by a pulse linear link with a zero- order extrapolator (Fig. 1) [5-8].



***Fig. 1. Block diagram of a thyristor converter as a discrete system in continuous current mode***

Transfer function of such a link for small deviations and with an output variable

 $ΔI=\frac{Δe\_{П}[nT\_{П}]}{R\_{y}},$ (3)

where *Ry* – the total resistance of the anchor circle, ohms, has the form

 $W(p)=\frac{ΔI}{Δα}=k\_{αT}\frac{1-e^{-pT\_{П}}}{p}=k\_{αT}\frac{z-1}{zp}. $ (4)

where $k\_{αT}=-\frac{U\_{d0}}{R\_{Я}}\sin(α) $is the current transfer coefficient of the TP, A/rad; Ud0 – the average value of the rectified voltage at α = 0, V.

In addition to the discreteness of the thyristor converter (TC), the current loop also contains the discreteness of the digital control system (DCS) with periods Tp and Tp. The operation of the DCC is synchronized with the power supply network of the TS, which ensures the coordination of the two quantization periods *Tp* and *Tp* relative to a certain fixed point of the supply voltage, usually the point of natural opening of the thyristors in the TS. If the current measurement and the control algorithm require *Tp* to be less than *Tp*, then Tp is taken as the resulting sampling period of the current loop. The measured current value is usually its average value id over the interval *Tp*, which is transmitted to the microcomputer at the moment of natural opening of the thyristors in the TS. If the time is $t\_{p}=T\_{p}<t\_{α}=\frac{α}{2πf\_{c}}$ then the changes in the setpoint angle are worked out without anadditional delay of Tp . If $t\_{p}\geq \frac{α}{2πf\_{c}},$ then there is a delay in the opening of the TP with anew value of α by the value of *Tp* . To eliminate this delay, a compensating correction is used [9].

**3. The purpose of the article**

The purpose of optimizing this control loop is to design a digital current controller (DCC) in accordance with the selected optimization criterion. This includes determining the type and parameters of the DCC that will provide optimal dynamic characteristics of the current loop, such as minimizing overshoot and reducing transient time. The following assumptions are used during the synthesis:

• operation of a thyristor converter (TC) in continuous current mode;

• consideration of the dynamics of the current loop in a small range, i.e., with a slight change in the opening angle of the TP;

 • use of a discrete dynamic model of the TS with EMF averaging over the TS conductivity interval.

Optimizing the digital current loop of an electric drive solves a number of important tasks aimed at improving system performance. The main ones are:

• Improved current control accuracy: Loop optimization reduces errors in tracking the required current, which is especially important for precise speed and torque control.

• Reducing overshoot and oscillations: The controller tuning helps to avoid oscillations and overshoots during the control process, which increases system stability and reduces the likelihood of overloads.

• Reducing the impact of interference and noise: the introduction of filtering methods reduces the impact of electromagnetic interference and high-frequency noise, which is especially important for working in industrial interference.

• Improved dynamic system response: optimization helps to reduce delays in responding to changes in the input signal, which allows for faster response to changes in load.

• Improved energy efficiency: By minimizing losses in current circuits, power consumption can be reduced, which is important for reducing operating costs and reducing the heat load on equipment.

• Resilience to changing operating conditions: optimization allows for stable system operation even when the load, temperature, and other external factors change, which is especially important for systems operating in different environmental conditions.

These tasks are aimed at ensuring the stability, reliability and energy efficiency of electric drives in modern automated and industrial systems.

**4. Results of the researches**

The block diagram of the digital current loop without taking into account the motor's emf is shown in Fig. 2. The input variable of the current loop is the increase in the

opening angle of the TP $Δα\_{З.Т}$, which sets the required change in current, and the output variable is the increase in the average current $Δі $over the period *TП* or the corresponding value of the current feedback signal expressed through the opening angle of the TP,

 $Δα\_{о.т}=k\_{АЦП}⋅k\_{о.т}⋅Δі=k\_{о.т}^{'}⋅Δі$, (5)

where *ko.т* – the transfer coefficient of the current sensor, V/A; *k asp* – ADC transfer coefficient, V-1 $k\_{АЦП}$ = $Δu^{-1}\_{0}$



***Fig. 2. Block diagram of the digital current loop***

Optimizing the digital circuit. The purpose of the loop optimization is to determine the type and parameters of the digital current controller, i.e. to determine its DFC. *Wрт( z )*

In accordance with the structural diagram, the transfer function of the above continuous link (CL):

 $W\_{n}(р)=k\_{αт}⋅k\_{о.т}^{'}\frac{z-1}{z}⋅\frac{1}{р(Т\_{y}р+1)}$ , (6)

where *Tя* – the electromagnetic time constant of the TP-D anchor circuit, s.

 $W\_{n}(z)=k\_{αт}⋅k\_{о.т}^{'}\frac{z-1}{z}Z\left\{\frac{1}{р(Т\_{y}р+1)}\right\}=k\_{αт}⋅k\_{о.т}^{'}\frac{z-1}{z}Z\left\{h\left[n\right]\right\}.$ (7)

Here *h[n]* is the lattice transition function of a continuous link:

 $h\left[n\right]=1-e^{-n\frac{T}{Ty}},$ (8)

where *T* – the time discretization interval, s, equal to *Tп* . From the table for lattice function images

 $Z\left\{h\left[n\right]\right\}=\frac{\left(1-d\_{я}\right)⋅z}{\left(z-d\_{я}\right)⋅\left(z-1\right)}$ , (9)

where $d\_{я}=е^{-Т/Т\_{я}}$.

Then:

 $W\_{п}\left(z\right)=k\_{αт}⋅k\_{о.т}^{'}⋅\frac{1-d\_{я}}{z-d\_{я}}.$ (10)

The desired transient of the current loop is an exponential law characterized by the parameter Tm, which corresponds to the modular optimum:

 $Δi\_{b}=ΔІ\left(1-е^{\frac{-t}{T\_{т}}}\right),$ (11)

where$ T\_{т}=2Т\_{μ},Т\_{μ}=Т\_{п}$.

Expression (8) corresponds to the lattice function from $Δα\_{о.т}\left[n\right]=Δα\_{з.т}\left(1-е^{\frac{-nT}{T\_{т}}}\right)$, where $h\_{b}\left[n\right]Ỿ\frac{Δα\_{о.т}\left[n\right]}{Δα\_{z.т}}Ỿ1-е^{\frac{-nT}{T\_{т}}}$.

Since the desired closed-loop:

 $W\_{b}\left(z\right)=\frac{z-1}{z}Z\left\{h\_{b}\left[n\right]\right\}=\frac{1-d\_{т}}{z-d\_{т}}$ , (12)

Where$ d\_{т}=е^{\frac{-Т}{Т\_{т}}}$, is the open-loop DFT:

 $W\_{0b}\left(z\right)=\frac{1-d\_{т}}{z-1}$. (13)

Taking into account the assumptions made for optimizing the digital current loop, a digital current controller (DCC) with a discrete transfer function (DFT) corresponding to a digital proportional-integral controller (PI controller)was obtained. The proportional part of the MDG is determined by the coefficient

 $k\_{etc}=\frac{1-d\_{т}}{k\_{αт}⋅k\_{о.т}^{'}\left(1-d\_{я}\right)}\frac{z-d\_{y}}{z-1}=k\_{црт}\frac{z-d\_{y}}{z-1}$. (14)

The integral part of the MDGs, equal to

 $\frac{k\_{etc}\left(1-d\_{y}\right)}{z-1}$, (15)

has a denominator that turns to zero at *z*=1 (*р* = 0).

Comparison of analog and digital current regulators. Let's compare the parameters of analog and digital current regulators, adjusting them to the modular optimum. For an analog PI-PT:

 $W\_{рt}\left(р\right)=\frac{Т\_{y}}{Т\_{t}}\frac{R\_{y}}{k\_{p}k\_{о.t}}+\frac{1}{Т\_{т}р}\frac{R\_{яy}}{k\_{p}k\_{о.t}}=k\_{рт}+\frac{k\_{рт}}{Т\_{т}р}$ , (16)

where $T\_{m}=2T\_{μ}$.

For digital PI-RT at Т $\rightarrow $ 0, the proportional part according to (11):

 $k\_{etc}\rightarrow \frac{1-\left(1-\frac{Т}{Т\_{t}}\right)}{1-\left(1-\frac{Т}{Т\_{y}}\right)}\frac{R\_{y}}{k\_{p}k\_{о.t}}=\frac{Т\_{y}}{Т}\frac{R\_{y}}{k\_{p}k\_{о.t}}=k\_{рt}$, (17)

integral part:

 $\frac{k\_{etc}\left(1-d\_{y}\right)}{z-1}\rightarrow k\_{etc}\frac{1-\left(1-\frac{Т}{Т\_{y}}\right)}{1+рТ-1}=\frac{k\_{рt}}{Т\_{t}р}$. (18)

Consequently, only under the condition that *T<Tт* and *T<Ty* , the parameters of the digital current controller (DCC) are practically the same as the corresponding parameters of the analog current controller (AC). However, when the digital current loop is tuned to the modular optimum (*Тт =2Тп=2Т)*, the condition of the smallness of the parameter Tp relative to Тм ceases to be fulfilled, which leads to the fact that the values of the MDG parameters begin to differ from the parameters of the analog RT. According to the obtained MDG DFT

 $W\_{рт}\left(z\right)=k\_{etc}\frac{z-d\_{я}}{z-1}=k\_{etc}\frac{\left(1-d\_{я}\right)z^{-1}}{1-z^{-1}}=\frac{Y\left(z\right)}{X\left(z\right)}$, (19)

a block diagram of this controller can be drawn up (Fig. 3). When a jump input signal *x[n] = X0* –1*[n]* is applied to the MDG input, the output signal will be determined by the difference equation:

 $y\left[n\right]=k\_{etc}х\left[n\right]-k\_{etc}d\_{я}х\left[n-1\right]+y\left[n-1\right]$. (20)

The output signal $y\left[n\right]$increases linearly from the initial value $y\_{0}=k\_{црт}х\_{0}$ with an increase on each subsequent clock cycle $Δy=k\_{црт}\left(1-d\_{Y}\right)х\_{0}$ (5). The digital signal of the current regulator $y\left[n\right]$is fed to the input of the SC, which generates digital signals of the opening angle *Nα* and the number of the next thyristor *Nт* , to which the control pulse should be applied.



***Fig. 3. Block diagram of the PI controller***

The advantages of the digital current loop include the ability to achieve high performance with a transient time that fits within one TP sampling interval, provided that the digital computer is fast enough. In addition, the digital loop provides the possibility of direct digital control, which makes it possible to implement all control functions of regulators and the control system (CS) by software on a single unified element base - a microprocessor system.



***Fig. 4. Testing of the input signal spike by a digital PI controller***

|  |
| --- |
| **5. Conclusions** |

The digital current loop provides high performance, capable of performing transients within a single TP sampling interval, which is critical for systems requiring rapid regulation. It offers control flexibility with the ability to implement all control functions programmatically, making it easy to customize and adapt the system to different operating conditions.

The use of microprocessor-based systems to implement digital controllers simplifies system architecture by reducing the number of individual components and facilitating their integration. Digital controllers can be fine-tuned to improve system stability, which is an important factor in ensuring reliable operation.

In addition, the digital approach allows for the implementation of complex control algorithms, including adaptive and predictive strategies that can significantly improve system efficiency. Due to the continuous development of microprocessor technology, digital current loops have great potential for further improvement, implementation of new algorithms and energy efficiency. As a result, digital current loops are a promising solution for modern electric drives and automated systems that require high accuracy, flexibility, and speed.

**References**

1. Popovych, M.H., Lozynskyi, O.Iu. (2005). *Elektromekhanichni systemy avtomatychnoho keruvannia ta elektropryvody [Electromechanical automatic control systems and electric drives].* Textbook for students of higher educational institutions who study in the direction of "Electromechanics". K.: Lybid. [in Ukrainian].
2. Popovych, M.H. (1993). *Teoriia elektropryvoda [Theory of electric drive]: Textbook*. K.: Vyshcha shkola. [in Ukrainian].
3. Popovych, M.H., Kostrytskyi, V.I. (2008). *Elektromekhanichni systemy avtomatyzatsii ta elektropryvod (Teoriia i praktyka) [Electromechanical automation systems and electric drive (Theory and practice)].* Site. manual with the stamp of the Ministry of Education and Science of Ukraine. K.: KNUTD. [in Ukrainian].
4. Popovych, M.H., Kostrytskyi, V.I. (2011). *Rozrobka ta doslidzhennia elektromekhanichnykh system avtomatyzatsii ta skladovykh elektropryvoda [Development and research of electromechanical automation systems and electric drive components].* Site. manual with the stamp of the Ministry of Education and Science of Ukraine. K.: KNUTD. [in Ukrainian].
5. Bondarenko, V.I., Krysan, Yu.O. (2013). *Osnovy elektropryvoda [Electric drive bases]: Tutorial*. Zaporizhzhia: ZNTU. [in Ukrainian].
6. Crowder, R. (2006). *Electric Drives and Electromechanical Systems: Applications and Control.* Newnes, Published Date. [in English].
7. Popovych, M.H., Havryliuk, V.A., Kovalchuk, O.V., Teriaiev, V.I. (1990). *Elementy avtomatyzovanoho elektropryvoda.* K.: UMVK VO. [in Ukrainian].
8. Hrabko, V.V., Kucheruk, V.Yu., Vozniak, O.M. (2009). *Mikroprotsesorni systemy keruvannia elektropryvodamy [Microprocessor-based electric drive control systems]: Textbook*. Vinnytsia: VNTU. [in Ukrainian].

**ОПТИМІЗАЦІЯ ЦИФРОВОЇ СИСТЕМИ КЕРУВАННЯ СТРУМОМ ЕЛЕКТРОПРИВОДА З ТИРИСТОРНИМ ПЕРЕТВОРЮВАЧЕМ**

*Стаття присвячена оптимізації цифрового контуру керування струмом електропривода з тиристорним перетворювачем, що має важливе значення для забезпечення стабільної, точної і надійної роботи електроприводів в автоматизованих і промислових системах. Основною метою дослідження є розробка та вдосконалення цифрового регулятора струму (ЦРС), що дозволяє досягти необхідних характеристик роботи приводу, включаючи швидке і стабільне реагування на зміну струму без надмірних перерегулювань та коливань. Оптимізація контуру струму сприяє зменшенню витрат енергії, покращенню динамічних властивостей і підвищенню стійкості до зовнішніх перешкод, що є ключовими факторами для сучасних електроприводних систем.*

*У вступній частині статті розглянуто основні аспекти оптимізації цифрових контурів струму. Зокрема, обговорено динамічні характеристики таких контурів, включаючи часові затримки, частоту дискретизації та пропускну здатність, які суттєво впливають на ефективність цифрових регуляторів. Також у статті акцентовано увагу на налаштуванні параметрів ПІ-регулятора, що дозволяє швидко й стабільно реагувати на зміни струму. Розроблена модель дозволяє здійснити попереднє моделювання роботи контуру струму, що дає змогу випробувати різні конфігурації перед їх фактичним застосуванням.*

*Для підвищення точності і стабільності системи запропоновано методи фільтрації для зниження впливу високочастотних шумів, що забезпечує точність і стійкість системи до зовнішніх перешкод. Впроваджено критерії оптимізації, серед яких мінімізація інтегрального квадратичного критерію помилки (ІККП) і зниження енергоспоживання, що дозволяє значно зменшити втрати у системі та підвищити енергоефективність електроприводів.*

*Під час розробки оптимізованого контуру регулювання розглядаються такі припущення: 1) робота тиристорного перетворювача (ТП) у режимі неперервного струму, 2) дослідження динаміки контуру струму в малому діапазоні змін кута відкриття ТП, 3) використання дискретної динамічної моделі ТП з усередненням ЕРС на інтервалі провідності. Оптимізація цифрового контуру струму вирішує низку важливих задач, серед яких підвищення точності керування, зменшення перерегулювань і коливань, а також підвищення динамічної реакції системи, що дозволяє зменшити затримки та швидко реагувати на зміну навантаження.*

*Результати оптимізації цифрового регулятора струму (ЦРС) свідчать про зниження енергоспоживання і значне покращення точності керування. Висока швидкодія цифрового контуру струму забезпечує швидке виконання перехідних процесів у межах одного інтервалу дискретності тиристорного перетворювача, що є критично важливим для систем, які потребують оперативного регулювання. Крім того, цифровий контур надає гнучкість у керуванні, оскільки дозволяє налаштовувати систему під різні експлуатаційні умови завдяки програмному підходу.*

*Підсумкові результати дослідження показують перспективність використання цифрових контурів струму у сучасних електроприводах. Завдяки розвитку мікропроцесорних технологій цифрові регулятори дозволяють реалізувати більш складні алгоритми керування, включаючи адаптивні і предиктивні стратегії, що ще більше підвищує ефективність роботи системи. Такі підходи є особливо актуальними для промислових електроприводів, які потребують високої точності та швидкодії, що робить цифрові контури струму перспективним рішенням для сучасних автоматизованих систем керування.*

***Ключові слова:*** *цифровий регулятор струму, електропривод, тиристорний перетворювач, оптимізація, динамічні характеристики, енергоефективність, шумозахищеність.*

***Ф. 20. Рис.4. Літ. 8.***

***INFORMATION ABOUT THE AUTHORS***

## Oleksandr VOZNIAK – Candidate of Technical Sciences, Associate Professor, Department of Electric Power Engineering, Electrical Engineering, and Electromechanics, Vinnytsia National Agrarian University (VNAU, 3 Sonyachna St., Vinnytsia, Ukraine, 21008; e-mail: voznyak@vsau.vin.ua, https://orcid.org/0000-0002-0986-6869).

**Serhii TIKHONENKO** – Recipient of the Third Educational and Scientific Level, Vinnytsia National Agrarian University (VNAU, 3 Sonyachna St., Vinnytsia, Ukraine, 21008; e-mail: galtuh@gmail.com)

**Volodymyr TYKHONOV** – Candidate of Technical Sciences, Associate Professor, Department of Physical Education, Vinnytsia National Technical University (95 Khmelnytske Hwy, Vinnytsia, Ukraine, 21021; e-mail: tykhonovvolodymyr@vntu.edu.ua, https://orcid.org/0009-0008-5116-2890).

## Artem KOSAKOVSKYI – Recipient of the Third Educational and Scientific Level, Vinnytsia National Agrarian University (VNAU, 3 Sonyachna St., Vinnytsia, Ukraine, 21008, https://orcid.org/0009-0003-5028-251X).

**ВОЗНЯК Олександр Миколайович** – кандидат технічних наук, доцент кафедри електроенергетики, електротехніки та електромеханіки Вінницького національного аграрного університету (ВНАУ, вул. Сонячна, 3, м. Вінниця, Україна, 21008, e-mail: voznyak@vsau.vin.ua, https://orcid.org/0000-0002-0986-6869).

## ТИХОНЕНКО Сергій Володимирович – здобувач третього освітньо-наукового рівня Вінницького національного аграрного університету (ВНАУ, вул. Сонячна, 3, м. Вінниця, 21008, Україна, e-mail: galtuh@gmail.com).

**ТИХОНОВ Володимир Костянтинович** – кандидат технічних наук, доцент кафедри фізичного виховання Вінницького національного технічного університету (Хмельницьке шосе, 95, м. Вінниця, 21021, Україна, email: tykhonovvolodymyr@vntu.edu.ua, https://orcid.org/0009-0008-5116-2890).

**КОСАКОВСЬКИЙ Артем Юрійович** – здобувач третього освітньо-наукового рівня Вінницького національного аграрного університету (ВНАУ, вул. Сонячна, 3, м. Вінниця, 21008, Україна, https://orcid.org/0009-0003-5028-251X, https://orcid.org/0009-0003-5028-251X).